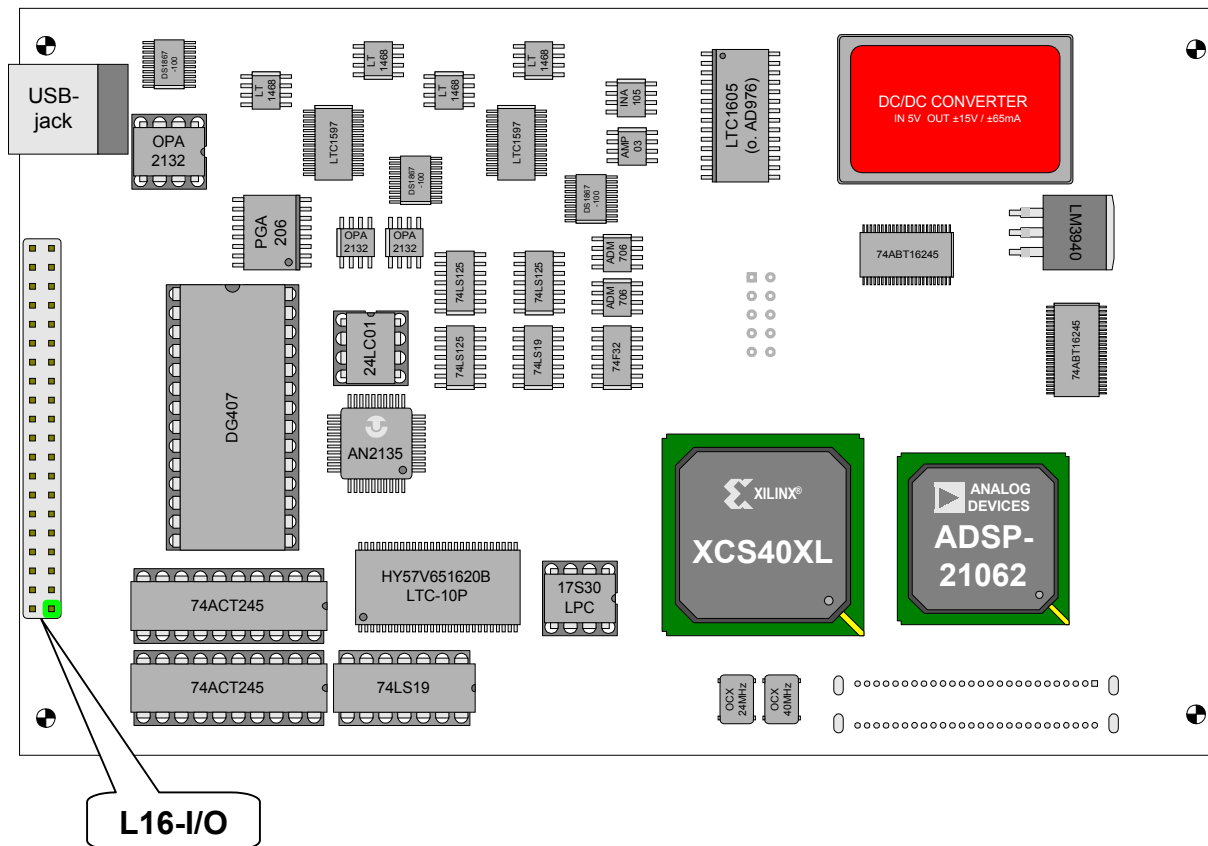


## ***ADwin-light-16***

## Pin-Belegungen der zweireihigen Stiftleisten

## Basisplatine:



+5V (max. 100mA)	40	39	reserviert
reserviert	38	37	+5V (max. 100mA)
	36	35	reserviert
	34	33	DGND
	32	31	DIGIN-05 / Zähler 2, CLK
EVENT Eingang	30	29	DIGIN-04 / Zähler 1, CLK
DIGOUT-05	28	27	DIGIN-03
DIGOUT-04	26	25	DIGIN-02
DIGOUT-03	24	23	DIGIN-01
DIGOUT-02	22	21	DIGIN-00
DIGOUT-01	20	19	ADC 11 Eingang (+)
DIGOUT-00	18	17	ADC 09 Eingang (+)
ADC 11 Eingang (-)	16	15	ADC 07 Eingang (+)
ADC 09 Eingang (-)	14	13	ADC 05 Eingang (+)
ADC 07 Eingang (-)	12	11	ADC 03 Eingang (+)
ADC 05 Eingang (-)	10	9	ADC 01 Eingang (+)
ADC 03 Eingang (-)	8	7	ADC 15 Eingang (+)
ADC 01 Eingang (-)	6	5	ADC 13 Eingang (+)
ADC 15 Eingang (-)	4	3	DAC 2 Ausgang
ADC 13 Eingang (-)	2	1	DAC 1 Ausgang
AGND	2	1	DAC 1 Ausgang

**ADwin-L16**

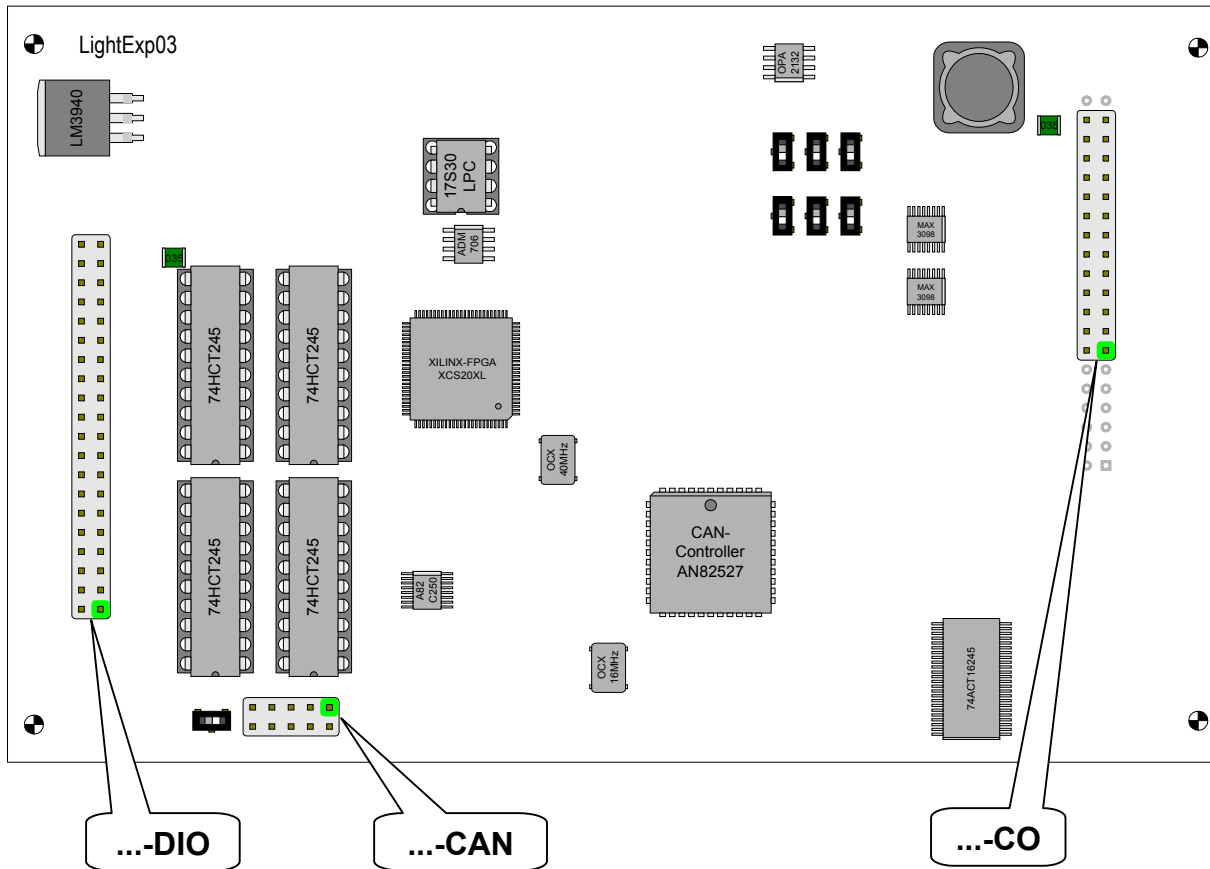
(optional Pfostenfeldleiste zur int. Verdrahtung - Sub-D-Buchse entfällt)

+5V (max. 100mA)	40	■	39	reserviert
reserviert	38	■	37	+5V (max. 100mA)
	36	■	35	reserviert
	34	■	33	DGND
	32	■	31	DIGIN-05 / Zähler 1, B
EVENT Eingang	30	■	29	DIGIN-04 / Zähler 1, A
DIGOUT-05	28	■	27	DIGIN-03
DIGOUT-04	26	■	25	DIGIN-02
DIGOUT-03	24	■	23	DIGIN-01
DIGOUT-02	22	■	21	DIGIN-00
DIGOUT-01	20	■	19	ADC 11 Eingang (+)
DIGOUT-00	18	■	17	ADC 09 Eingang (+)
ADC 11 Eingang (-)	16	■	15	ADC 07 Eingang (+)
ADC 09 Eingang (-)	14	■	13	ADC 05 Eingang (+)
ADC 07 Eingang (-)	12	■	11	ADC 03 Eingang (+)
ADC 05 Eingang (-)	10	■	9	ADC 01 Eingang (+)
ADC 03 Eingang (-)	8	■	7	ADC 15 Eingang (+)
ADC 01 Eingang (-)	6	■	5	ADC 13 Eingang (+)
ADC 15 Eingang (-)	4	■	3	DAC 2 Ausgang
ADC 13 Eingang (-)	2	■	1	DAC 1 Ausgang
AGND DAC	0	■		

**ADwin-L16-CO1**

(optional Pfostenfeldleiste zur int. Verdrahtung - Sub-D-Buchse entfällt)

# DIO1-Platine:



reserviert	40	39	reserviert
	38	37	DGND
DGND	36	35	+5V (max. 100mA)
+5V (max. 100mA)	34	33	EVENT-Eingang
DIO-Bit 31	32	31	DIO-Bit 23
DIO-Bit 30	30	29	DIO-Bit 22
DIO-Bit 29	28	27	DIO-Bit 21
DIO-Bit 28	26	25	DIO-Bit 20
DIO-Bit 27	24	23	DIO-Bit 19
DIO-Bit 26	22	21	DIO-Bit 18
DIO-Bit 25	20	19	DIO-Bit 17
DIO-Bit 24	18	17	DIO-Bit 16
DIO-Bit 15	16	15	DIO-Bit 07
DIO-Bit 14	14	13	DIO-Bit 06
DIO-Bit 13	12	11	DIO-Bit 05
DIO-Bit 12	10	9	DIO-Bit 04
DIO-Bit 11	8	7	DIO-Bit 03
DIO-Bit 10	6	5	DIO-Bit 02
DIO-Bit 09	4	3	DIO-Bit 01
DIO-Bit 08	2	1	DIO-Bit 00

**ADwin-L16-DIO1-DIO**  
(Pfostenfeldstecker)

reserviert	10	9	reserviert
GND	8	7	CAN (-)
CAN (+)	6	5	GND
reserviert	4	3	reserviert
	2	1	

**ADwin-L16-DIO1-CAN**  
(Pfostenfeldstecker)

reserviert	26	25	reserviert
	24	23	EVENT-Eingang
	22	21	
	20	19	reserviert
	18	17	
	16	15	
+5 V	14	13	GND
Zähler 1, A/CLK	12	11	Zähler 1, A/CLK
Zähler 1, B/DIR	10	9	Zähler 1, B/DIR
Zähler 1, CLR/LATCH	8	7	Zähler 1, CLR/LATCH
Zähler 2, A/CLK	6	5	Zähler 2, A/CLK
Zähler 2, B/DIR	4	3	Zähler 2, B/DIR
Zähler 2, CLR/LATCH	2	1	Zähler 2, CLR/LATCH

**ADwin-L16-DIO1-CO (diff.)**  
(Pfostenfeldstecker)

reserviert	26	25	reserviert
	24	23	EVENT-Eingang
	22	21	
	20	19	reserviert
	18	17	
	16	15	
+5 V	14	13	GND
Zähler 1, A/CLK	12	11	
Zähler 1, B/DIR	10	9	
Zähler 1, CLR/LATCH	8	7	
Zähler 2, A/CLK	6	5	reserviert
Zähler 2, B/DIR	4	3	
Zähler 2, CLR/LATCH	2	1	

**ADwin-L16-DIO1-CO (s.-e.)**  
(Pfostenfeldstecker)